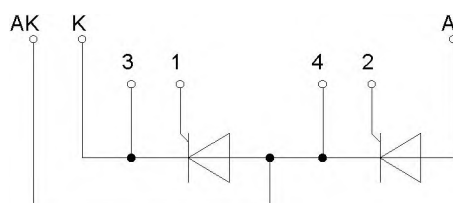
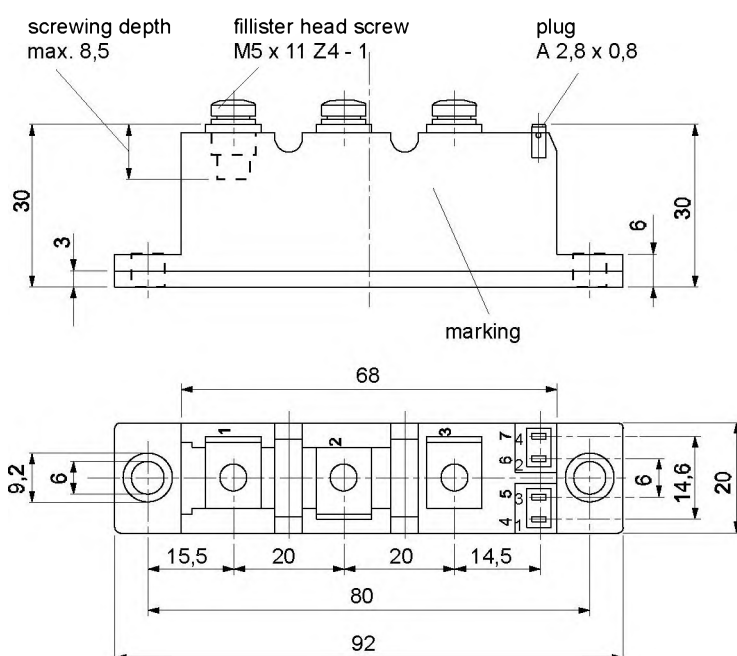


Marketing Information

TT 25 N



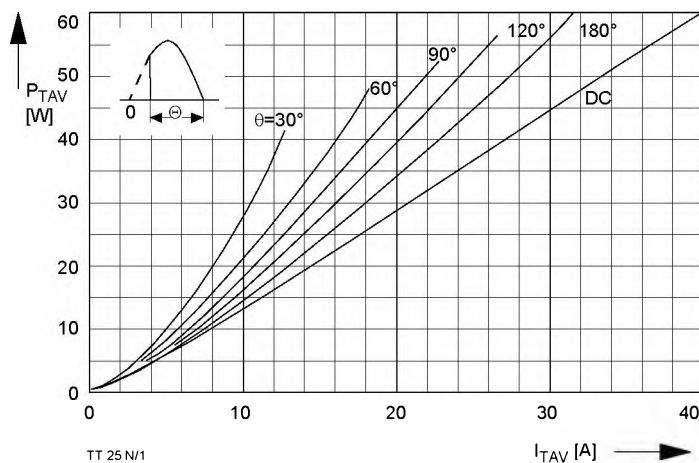


Bild / Fig. 1
Durchlaßverlustleistung je Zweig / On-state power loss per arm
 $P_{TAV} = f(I_{TAV})$
Parameter: Stromflußwinkel / current conduction angle θ

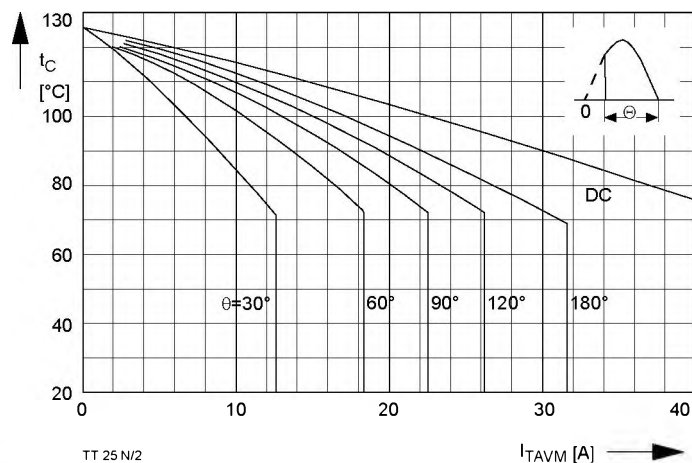


Bild / Fig. 2
Höchstzulässige Gehäusetemperatur / Maximum allowable case temperature
 $t_C = f(I_{TAVM})$
Strombelastung je Zweig / current load per arm
Parameter: Stromflußwinkel / current conduction angle θ

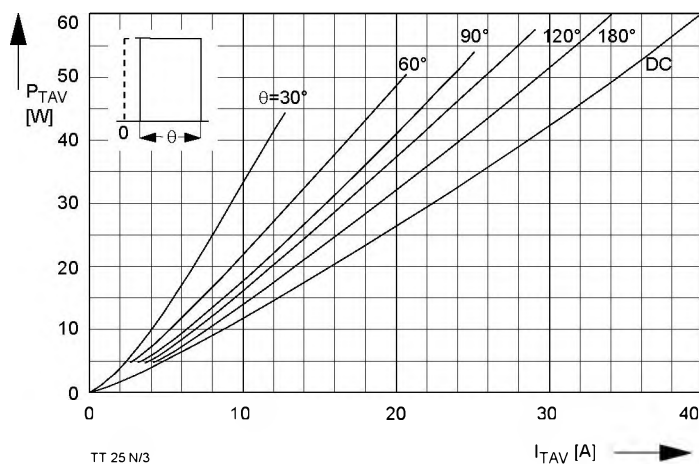


Bild / Fig. 3
Durchlaßverlustleistung je Zweig / On-state power loss per arm
 $P_{TAV} = f(I_{TAV})$
Parameter: Stromflußwinkel / current conduction angle θ

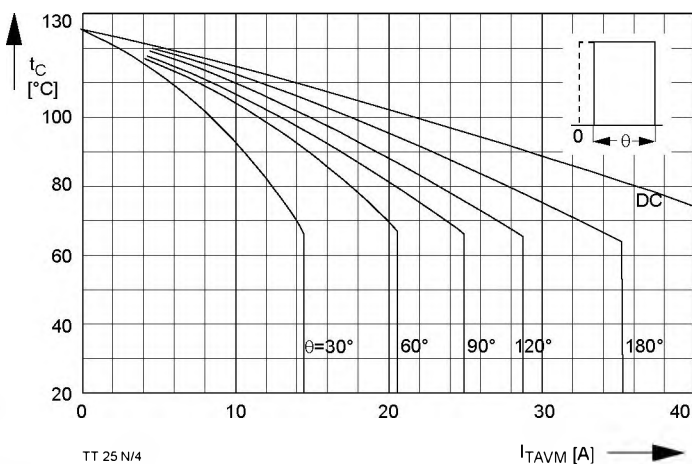


Bild / Fig. 4
Höchstzulässige Gehäusetemperatur / Maximum allowable case temperature
 $t_C = f(I_{TAVM})$
Strombelastung je Zweig / current load per arm
Parameter: Stromflußwinkel / current conduction angle θ

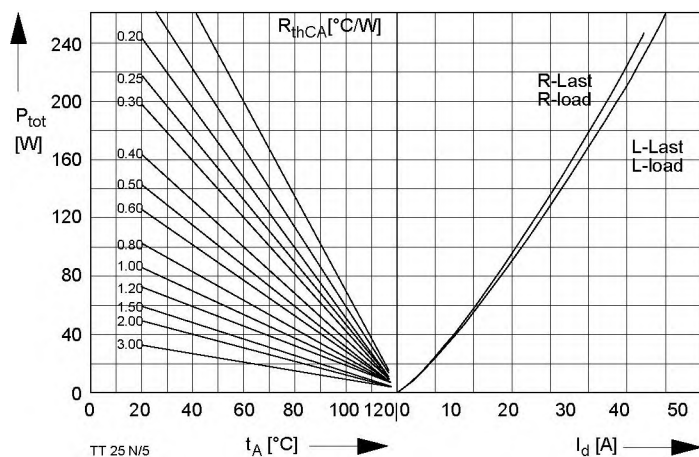


Bild / Fig. 5
B2 - Zweipuls-Brückenschaltung / Two-pulse bridge circuit
Höchstzulässiger Ausgangsstrom / Maximum rated output current I_d
Gesamtverlustleist. der Schaltung / total power dissip. of the circuit P_{tot}
Parameter: Wärmewiderstand zwischen Gehäuse und Umgebung / thermal resistance case to ambient R_{thCA}

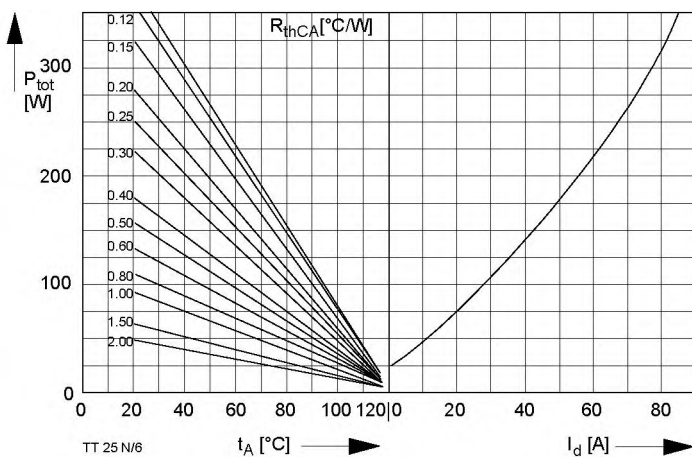


Bild / Fig. 6
B6 - Sechspuls-Brückenschaltung / Six-pulse bridge circuit
Höchstzulässiger Ausgangsstrom / Maximum rated output current I_d
Gesamtverlustleist. der Schaltung / Total power dissip. of the circuit P_{tot}
Parameter: Wärmewiderstand zwischen Gehäuse und Umgebung / thermal resistance case to ambient R_{thCA}

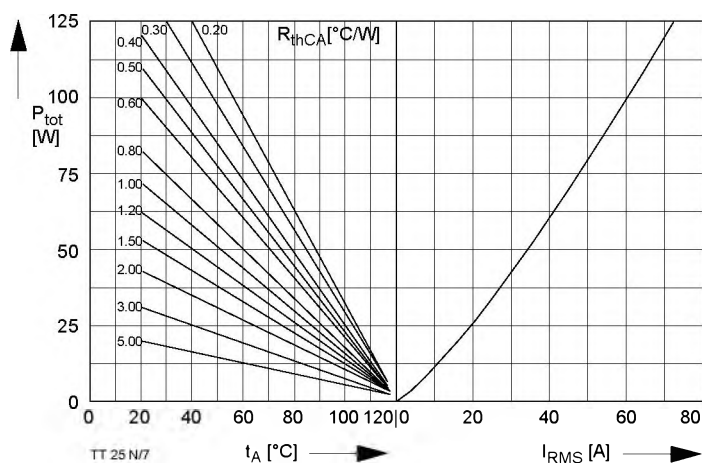


Bild / Fig. 7

W1C - Einphasen-Wechselwegschaltung / Single-phase inverse parallel circuit

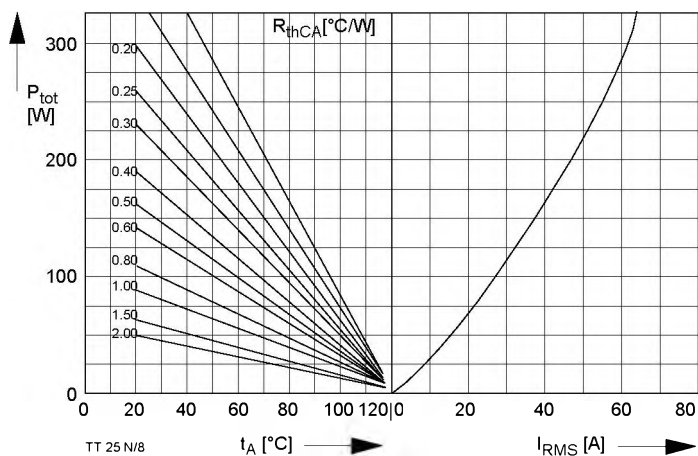
Höchstzulässiger Effektivstrom / Maximum rated RMS current I_{RMS} Gesamtverlustleist. der Schaltung / Total power dissip. of the circuit P_{tot} Parameter: Wärmewiderstand zwischen Gehäuse und Umgebung / thermal resistance case to ambient R_{thCA} 

Bild / Fig. 8

W3C - Dreiphasen-Wechselwegschaltung / Three-phase inverse parallel circuit

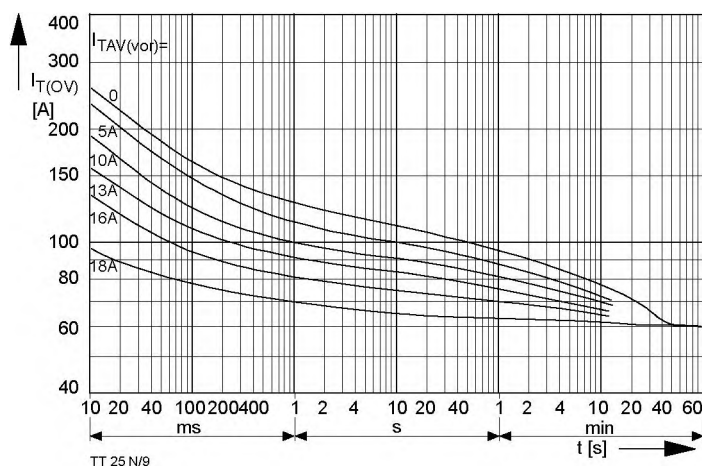
Höchstzulässiger Effektivstrom je Phase / Maximum rated RMS current per phase I_{RMS} Gesamtverlustleist. der Schaltung / Total power dissip. of the circuit P_{tot} Parameter: Wärmewiderstand zwischen Gehäuse und Umgebung / thermal resistance case to ambient R_{thCA} 

Bild / Fig. 9

B2 - Zweipuls - Brückenschaltung / Two - pulse bridge circuit

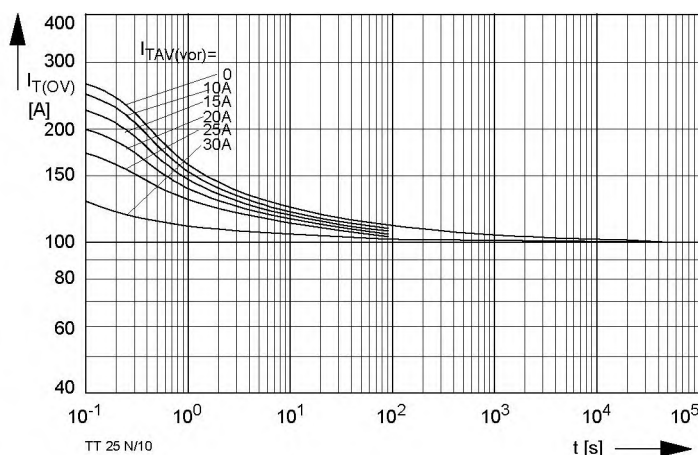
Überstrom je Zweig $I_{T(ON)}$ bei Luftselbstkühlung, $t_A=45^\circ\text{C}$,
Kühlkörper KP0,33S /
Overload on-state current per arm $I_{T(ON)}$ at natural cooling, $t_A=45^\circ\text{C}$,
heatsink type KP 0,33SParameter: Vorlaststrom je Zweig / pre-load current per arm $I_{TAV(vor)}$ 

Bild / Fig. 10

B2 - Zweipuls - Brückenschaltung / Two - pulse bridge circuit

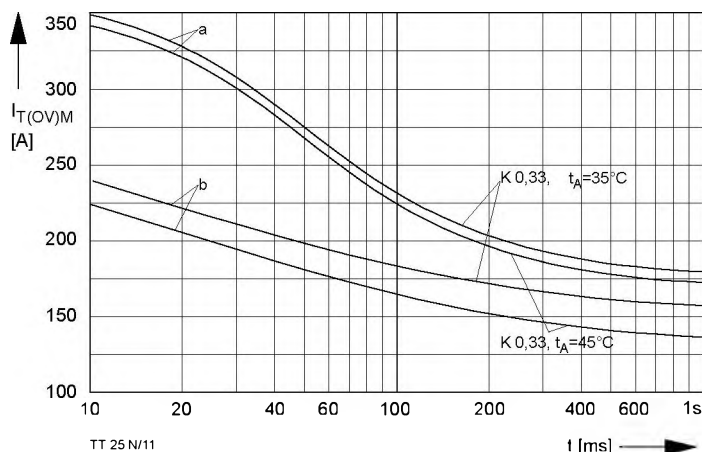
Überstrom je Zweig $I_{T(ON)}$ bei verstärkter Luftkühlung, $t_A=35^\circ\text{C}$, $V_L=90\text{l/s}$,
Kühlkörper KP0,33S /
Overload on-state current per arm $I_{T(ON)}$ at forced cooling, $t_A=35^\circ\text{C}$, $V_L=90\text{l/s}$,
heatsink type KP 0,33S.Parameter: Vorlaststrom je Zweig / pre-load current per arm $I_{TAV(vor)}$ 

Bild / Fig. 11

Grenzstrom je Zweig $I_{T(ON)M}$ bei Luftselbstkühlung, $t_A=45^\circ\text{C}$ und verstärkter
Luftkühlung, $t_A=35^\circ\text{C}$, Kühlkörper KP 0,33S, $v_{RM} = 0,8 V_{RRM}$.Limiting overload on state current per arm $I_{T(ON)M}$ at natural ($t_A=45^\circ\text{C}$) and
forced ($t_A=35^\circ\text{C}$) cooling, heatsink type KP 0,33S, $v_{RM}=0,8 V_{RRM}$.

a - Belastung nach Leerlauf / current surge under no-load conditions

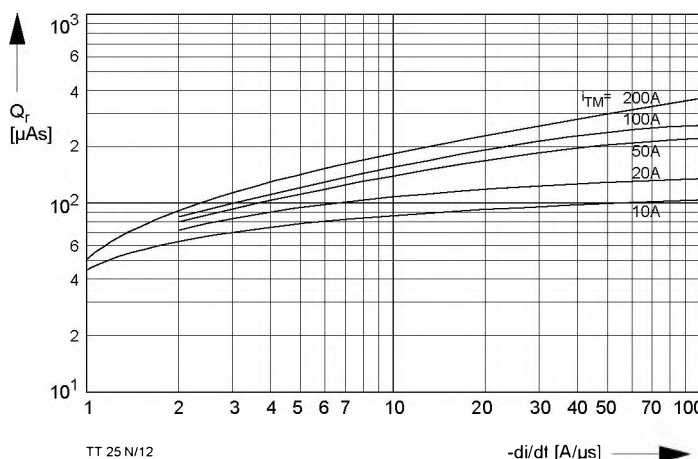
b - Belastung nach Betrieb mit Dauergrenzstrom I_{TAVM} /Current surge occurs during operation at limiting mean on- state current
rating I_{TAVM} 

Bild / Fig. 12

Sperrverzögerungsladung / Recovery charge $Q_r = f(-di/dt)$ $t_{vj} = t_{vjmax}$, $v_R \leq 0,5 V_{RRM}$, $v_{RM} = 0,8 V_{RRM}$ Parameter: Durchlaßstrom / On-state current i_{TM}

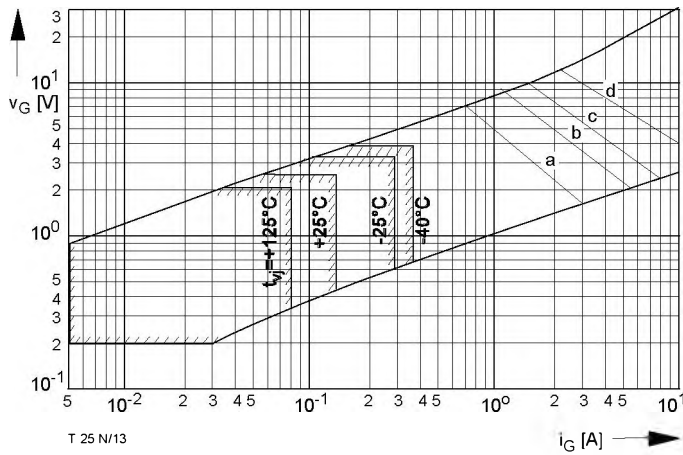


Bild / Fig. 13

Steuercharakteristik mit Zündbereichen / Gate characteristic with triggering areas, $v_G = f(i_G)$, $v_D = 6 \text{ V}$

Parameter:

Parameter:	a	b	c	d
Steuerimpulsdauer / Pulse duration t_g [ms]	10	1	0,5	0,1
Höchstzulässige Spitzensteuerleistung / Maximum allowable peak gate power [W]	5	10	15	30

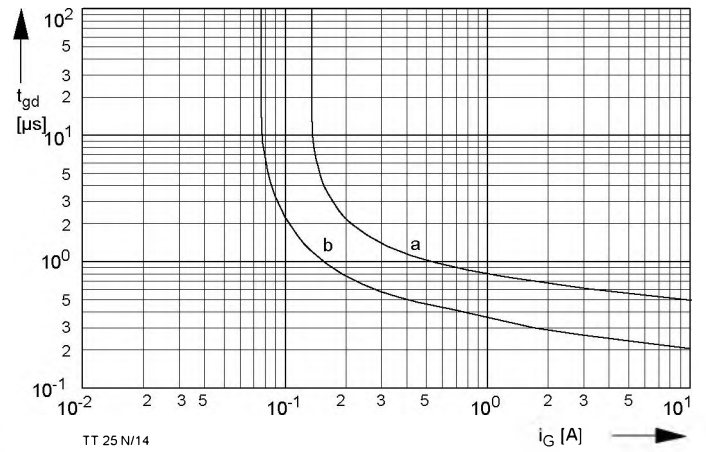


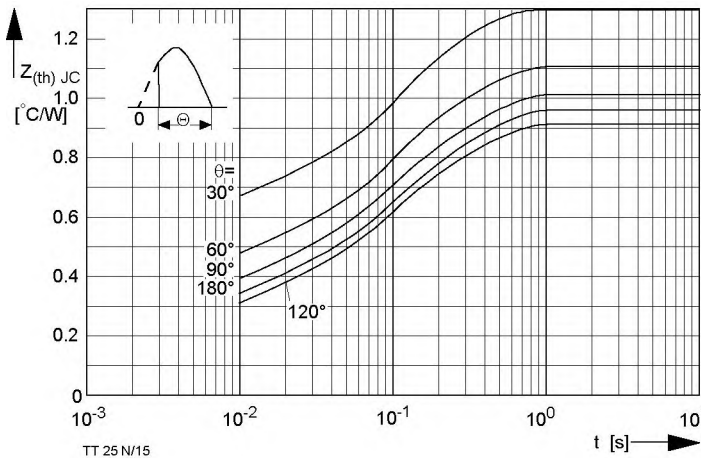
Bild / Fig. 14

Zündverzug / Gate controlled delay time $t_{gd} = f(i_G)$

$t_{vj} = 25^\circ\text{C}$, $di_G/dt = i_{GM}/1\mu\text{s}$

a - äußerster Verlauf / limiting characteristic

b - typischer Verlauf / typical characteristic

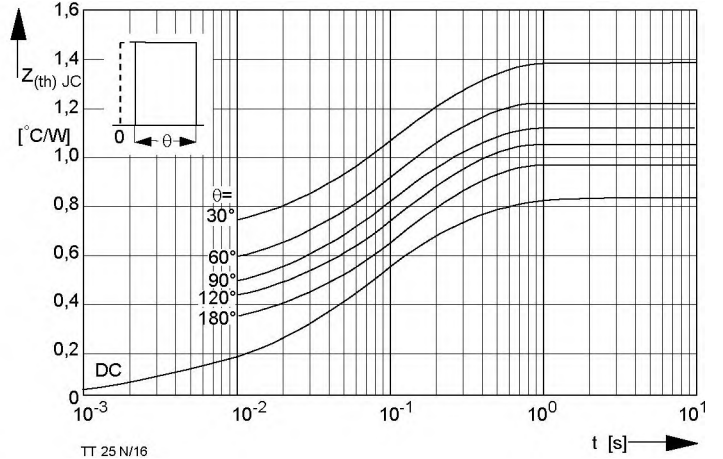


TT 25 N/15

Bild / Fig. 15

Transienter innerer Wärmewiderstand je Zweig / Transient thermal impedance per arm $Z_{thJC} = f(t)$

Parameter: Stromflußwinkel / current conduction angle θ



TT 25 N/16

Bild / Fig. 16

Transienter innerer Wärmewiderstand je Zweig / Transient thermal impedance per arm $Z_{thJC} = f(t)$

Parameter: Stromflußwinkel / current conduction angle θ

Analytische Elemente des transienten Wärmewiderstandes Z_{thJC} pro Zweig für DC
Analytical elements of transient thermal impedance Z_{thJC} per arm for DC

Pos. n	1	2	3	4	5	6	7
$R_{thn} [^\circ\text{C/W}]$	0,0517	0,111	0,162	0,511			
$\tau_n [\text{s}]$	0,00153	0,00968	0,0501	0,173			

Analytische Funktion / Analytical function:

$$Z_{thJC} = \sum_{n=1}^{n_{\max}} R_{thn} (1 - e^{-\frac{t}{\tau_n}})$$

TT 25 N, TD 25 N, DT 25 N

Elektrische Eigenschaften	Electrical properties				
Höchstzulässige Werte	Maximum rated values				
Periodische Vorwärts- und Rückwärts-Spitzensperrspannung	repetitive peak forward off-state and reverse voltages	$t_{vj} = -40^{\circ}\text{C} \dots t_{vj\text{ max}}$	$V_{\text{DRM}}, V_{\text{RRM}}$	800 1200 1400 1600	V
Vorwärts-Stoßspitzensperrspannung	non-repetitive peak forward off-state voltage	$t_{vj} = -40^{\circ}\text{C} \dots t_{vj\text{ max}}$	V_{DSM}	800 1200 1400 1600	V
Rückwärts-Stoßspitzensperrspannung	non-repetitive peak reverse voltage	$t_{vj} = +25^{\circ}\text{C} \dots t_{vj\text{ max}}$	V_{RSM}	900 1300 1500 1700	V
Durchlaßstrom-Grenzeffektivwert	RMS on-state current		I_{TRMSM}	50	A
Dauergrenzstrom	average on-state current	$t_c = 85^{\circ}\text{C}$ $t_c = 68^{\circ}\text{C}$	I_{TAVM}	25 32	A
Stoßstrom-Grenzwert	surge current	$t_{vj} = 25^{\circ}\text{C}, t_p = 10\text{ ms}$ $t_{vj} = t_{vj\text{ max}}, t_p = 10\text{ ms}$	I_{TSM}	580 510	A
Grenzlastintegral	I^2t -value	$t_{vj} = 25^{\circ}\text{C}, t_p = 10\text{ ms}$ $t_{vj} = t_{vj\text{ max}}, t_p = 10\text{ ms}$	I^2t	1680 1300	A ² s A ² s
Kritische Stromsteilheit	critical rate of rise of on-state current	DIN IEC 747-6, $f = 50\text{ Hz}$, $v_L = 8\text{ V}$ $I_{\text{GM}} = 0,6\text{ A}$, $di_G/dt = 0,6\text{ A}/\mu\text{s}$	$(di_T/dt)_{cr}$	100	A/ μs
Kritische Spannungssteilheit	critical rate of rise of off-state voltage	$t_{vj} = t_{vj\text{ max}}, V_D = 0,67 V_{\text{DRM}}$ 6.Kennbuchstabe/6th letter F	$(dv_D/dt)_{cr}$	1000	V/ μs
Charakteristische Werte	Characteristic values				
Durchlaßspannung	on-state voltage	$t_{vj} = t_{vj\text{ max}}, I_T = 80\text{ A}$	V_T	max.2,0	V
Schleusenspannung	threshold voltage	$t_{vj} = t_{vj\text{ max}}$	$V_{T(\text{TO})}$	1,05	V
Ersatzwiderstand	slope resistance	$t_{vj} = t_{vj\text{ max}}$	r_T	11	m Ω
Zündstrom	gate trigger current	$t_{vj} = 25^{\circ}\text{C}, v_D = 6\text{ V}$	I_{GT}	max. 150	mA
Zündspannung	gate trigger voltage	$t_{vj} = 25^{\circ}\text{C}, v_D = 6\text{ V}$	V_{GT}	max.2,5	V
Nicht zündender Steuerstrom	gate non-trigger current	$t_{vj} = t_{vj\text{ max}}, v_D = 6\text{ V}$ $t_{vj} = t_{vj\text{ max}}, v_D = 0,5 V_{\text{DRM}}$	I_{GD}	max. 5 max.2,5	mA mA
Nicht zündende Steuerspannung	gate non-trigger voltage	$t_{vj} = t_{vj\text{ max}}, v_D = 0,5 V_{\text{DRM}}$	V_{GD}	max.0,2	V
Haltestrom	holding current	$t_{vj} = 25^{\circ}\text{C}, v_D = 6\text{ V}, R_A = 10\text{ }\Omega$	I_H	max. 200	mA
Einraststrom	latching current	$t_{vj} = 25^{\circ}\text{C}, v_D = 6\text{ V}, R_{\text{GK}} > = 20\text{ }\Omega$ $i_{\text{GM}} = 0,6\text{ A}$, $di_G/dt = 0,6\text{ A}/\mu\text{s}$, $t_g = 20\text{ }\mu\text{s}$	I_L	max. 600	mA
Vorwärts- und Rückwärts-Sperrstrom	forward off-state and reverse currents	$t_{vj} = t_{vj\text{ max}}$ $V_D = V_{\text{DRM}}, V_R = V_{\text{RRM}}$	i_D, i_R	max. 8	mA
Zündverzug	gate controlled delay time	DIN IEC 747-6, $t_{vj} = 25^{\circ}\text{C}$ $i_{\text{GM}} = 0,6\text{ A}$, $di_G/dt = 0,6\text{ A}/\mu\text{s}$	t_{gd}	max.1,2	μs
Freiwerdezeit	circuit commutated turn-off time	$t_{vj} = t_{vj\text{ max}}, I_{\text{TM}} = I_{\text{TAVM}}$ $V_{\text{RM}} = 100\text{ V}, v_{\text{DM}} = 0,67 V_{\text{DRM}}$ $dv_D/dt = 20\text{ V}/\mu\text{s}$, $-di_T/dt = 10\text{ A}/\mu\text{s}$ 5.Kennbuchstabe/5th letter O RMS, $f = 50\text{ Hz}$, 1 min. RMS, $f = 50\text{ Hz}$, 1 sec.	t_q V_{ISOL}	typ.80 3 kV ¹⁾ 3,6 kV ¹⁾	μs
Isolations-Prüfspannung	insulation test voltage				
Thermische Eigenschaften	Thermal properties				
Innerer Wärmewiderstand	thermal resistance, junction to case	pro Modul/per module, $\Theta = 180^{\circ}\text{ sin}$ pro Zweig/per arm, $\Theta = 180^{\circ}\text{ sin}$ pro Modul/per module, DC pro Zweig/per arm, DC	R_{thJC}	max.0,46 °C/W max.0,92 °C/W max.0,42 °C/W max.0,84 °C/W	
Übergangs-Wärmewiderstand	thermal resistance, case to heatsink	pro Modul/per module pro Zweig/per arm	R_{thCK}	max.0,1 °C/W max.0,2 °C/W	
Höchstzul.Sperrschichttemperatur	max. junction temperature		$t_{vj\text{ max}}$	125	°C
Betriebstemperatur	operating temperature		$t_{c\text{ op}}$	-40...+125	°C
Lagertemperatur	storage temperature		t_{stg}	-40...+125	°C
Mechanische Eigenschaften	Mechanical properties				
Gehäuse, siehe Seite	case, see page				
Si-Elemente mit Lötkontakt, glaspassiviert	Si-pellet with soldered contact, glass-passivated				
Innere Isolation	internal insulation			Al ₂ O ₃	
Anzugsdrehmoment für mechanische Befestigung	mounting torque	Toleranz/tolerance +/- 15%	M1	4	Nm
Anzugsdrehmoment für elektrische Anschlüsse	terminal connection torque	Toleranz/tolerance +5%/-10%	M2	4	Nm
Gewicht	weight		G	typ.125	g
Kriechstrecke	creepage distance			12,5	mm
Schwingfestigkeit	vibration resistance	$f = 50\text{ Hz}$		50	m/s ²
Kühlkörper / heatsinks: KP 0,5 S; KP 0,41 S; KP 0,35 S; KP 0,33 S					
¹⁾ nur gültig für 4.Kennbuchstaben L / only valid with 4th letter L					